



聯繫資訊:

Piyush Sevalia
市場行銷副總裁
SiTime Corporation
408.331.9138
psevalia@sitime.com

SiTime的可程式設計MEMS振盪器為賽靈思7系列評估套件提供參考時鐘

可程式設計、豐富的功能集實現高性能和靈活性

加利福尼亞州森尼韋爾市 (SUNNYVALE) —2012年5月22日—致力於用矽MEMS解決方案從根本上改變6億美元時鐘市場的類比半導體公司SiTime Corporation今天宣佈，賽靈思Virtex®-7 FPGA、Kintex-7 FPGA和Zynq-7000 EPP評估套件已採用SiTime的可程式設計高性能MEMS振盪器。

賽靈思採用SiTime的SiT9102差分振盪器作為系統時鐘，同時SiT8102振盪器用作Virtex-7 FPGA VC707評估套件和Kintex-7 FPGA KC705評估套件上的HDMI參考時鐘。此外，Zynq-7000雙ARM處理器評估套件使用了相同的兩個振盪器外加一個SiT8103單端振盪器。

賽靈思模擬行銷經理Steve Logan表示：“賽靈思致力於為我們的客戶提供具有非常高性能的解決方案，這些方案靈活、可配置並可加速設計週期。SiTime的可程式設計MEMS振盪器提供了無與倫比的靈活性和可配置性，與我們的FPGA相輔相成。我們在我們的上一代套件中成功使用了SiTime的MEMS振盪器，我們正在將其使用範圍擴大到所有28nm 7系列開發平臺。”

SiTime公司行銷副總裁Piyush Sevalia表示：“賽靈思和SiTime是各自領域的市場領導者，我們都有一個共同的目標——提供一流的可程式設計解決方案，加速客戶的設計週期，同時提高系統可靠性。我們靈活的時鐘解決方案提供了獨特的功能和可靠性，比傳統的石英時鐘產品高10倍以上。這是SiTime的革命性MEMS技術的一個範例，而先進的類比設計正在取代石英並推動電子行業轉向基於MEMS的時鐘。”

關於SiT910x和SiT810x振盪器

SiTime振盪器採用可程式設計架構設計，可提供廣泛的功能及快速配置，交貨時間非常短。SiT9102具有採用可程式設計LVPECL、LVDS、HCSL和CML信號級的差分輸出。SiT8102和SiT8103高性能振盪器具有LVCMOS和LVTTTL輸出。所有器件均可提供以下功能和優勢。

- 極高的頻率穩定性，整個工業溫度範圍均為25 PPM
- 寬工作頻率範圍 (SiT9102為1至220 MHz；SiT8102為1至200 MHz，SiT8103為1至110MHz)，有5位小數精度，可輕鬆程式設計自訂頻率
- 1.8V、2.5V或3.3V運行支援各種FPGA/處理器，無需電平轉換元件
- 採用工業標準尺寸5032和7050封裝，SiT8102和SiT8103還有2520和3225封裝
- 5億小時MTBF的傑出矽可靠性 (優於石英10倍以上)

- 50,000克衝擊和70克抗振性（優於石英10倍以上）
- 所有器件均已生產，快速交貨時間為3至5個星期

參數規格表

SiT9102：<http://www.sitime.com/products/datasheets/sit9102/SiT9102-datasheet.pdf>

SiT8102：<http://www.sitime.com/products/datasheets/sit8102/SiT8102-datasheet.pdf>

SiT8103：<http://www.sitime.com/products/datasheets/sit8103/SiT8103-datasheet.pdf>

賽靈思平臺上使用的SiTime器件

SiT9102AI-243N25E200.00000

SiT8102AN-23-25E-12.00000

SiT8103AC-23-18E-33.33333

SiT8103AC-23-25E-66.00000

關於採用SiTime振盪器的賽靈思評估套件

賽靈思開發套件提供了即開即用的設計解決方案，可顯著縮短要求高性能和串列連接的系統設計的開發時間，並提高生產力。

- Virtex-7 FPGA VC707評估板（EVB）針對10G-400G線卡、OTN、太比特（terabit）交換機結構應用，系統時鐘使用了SiTime的200 MHz SiT9102，HDMI使用了12 MHz SiT8102。

<http://www.xilinx.com/products/boards-and-kits/EK-V7-VC707-G.htm>

- Kintex-7 FPGA KC705 EVB針對BTS、高端3D電視、醫療和IP閘道，系統時鐘使用了SiTime的200 MHz SiT9102，HDMI使用了12 MHz SiT8102

<http://www.xilinx.com/products/boards-and-kits/EK-K7-KC705-G.htm>

- 雙ARM®處理器的Zynq-7000針對汽車、廣播和工業應用，系統時鐘使用了SiTime的200 MHz SiT9102；HDMI使用了33.33 MHz或66 MHz SiT8103和12 MHz SiT8102。

<http://www.xilinx.com/products/silicon-devices/epp/zynq-7000/index.htm>

關於SiTime

SiTime Corporation是一家專注于提供全矽MEMS時鐘方案以取代傳統石英產品的類比半導體晶片設計公司。憑藉著80%的市場份額和超過1億片器件的發貨量，SiTime正在實現全矽時鐘技術在價值60億美元時鐘市場的全面普及。

SiTime解決方案均可量身定制，可促使客戶進一步優化其電子產品功能，縮小產品尺寸並提升產品可靠性。SiTime解決方案豐富的配套功能和靈活的定制性，可確保客戶在鞏固自身供應鏈的同時，降低擁有成本、加快產品開發上市週期。在標準半導體工藝和高量產塑膠封裝技術雙重保證下，SiTime具備業界最強的供貨能力和最短的交貨時間。

已有多家頂級製造商受益于SiTime產品的優點，並將SiTime視為“The Smart Timing Choice™”（時鐘技術明智之選）。

140字微博通稿：

#SiTime可程式設計MEMS振盪器具有可程式設計、豐富的功能集，為賽靈思7系列評估套件提供參考時鐘提供強大動力。<http://bit.ly/tUKINK>

###